L3: Entry 1 of 7

Oct 9, 1998

File: DWPI

DERWENT-ACC-NO: 1998-600516

DERWENT-WEEK: 199851

COPYRIGHT 2003 DERWENT INFORMATION

after it is laminated with wafer for support substrate on bevelling substrate - involves smoothing surface of wafer for barrier layer TITLE: Manufacturing method for laminated substrate e.g. silicon

PRIORITY-DATA: 1997JP-0094542 (March 27, 1997)

PATENT-FAMILY:

H01L021/02 PAGES MAIN-IPC 900 LANGUAGE October 9, 1998 PUB-DATE JP 10270298 A

INT-CL (IPC): HO1 L 21/02; HO1 L 21/304; HO1 L 27/12

ABSTRACTED-PUB-NO: JP 10270298A

BASIC-ABSTRACT:

The method involves pressing a wafer (2) for support substrate and wafer (1) for barrier layer against each other. The mechanical bevelling of the periphery of the wafer for barrier layer is performed.

Both wafers are heated after bevelling. The surface of the wafer for barrier layer is smoothed after it is laminated on the bevelling portion.

USE - For e.g. SOI substrate.

ADVANTAGE - Eliminates influence of mechanical bevelling in periphery of wafer since surface of wafer for barrier layer is polished. Prevents damage on wafer for support substrate when smoothing surface of wafer for barrier layer after bevelling.

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 10270298 A

(43) Date of publication of application: 09 . 10 . 98

(51) Int. Ci H01L 21/02

H01L 21/304 H01L 27/12

(21) Application number: 09094542

(22) Date of filing: 27 . 03 . 97

(71) Applicant:

MITSUBISHI MATERIALS

SHILICON CORP MITSUBISHI

MATERIALS CORP

(72) Inventor:

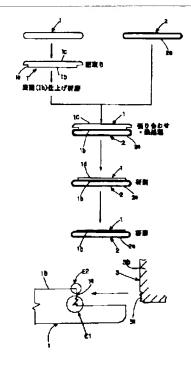
TANIGUCHI TORU MORITA ETSURO

(54) MANUFACTURE OF LAMINATION SUBSTRATE

(57) Abstract:

PROBLEM TO BE SOLVED: To improve the surface smoothness of a wafer for an active layer after beveling, without damaging the surface of a wafer for a retaining substrate, when the outer peripheral part of the wafer for an active layer after sticking is ground, and ensure good mechanical strength in the handling of the wafer for an active layer.

SOLUTION: Before sticking, the outer peripheral part of a wafer 1 for an active layer is subjected to mechanical beveling from the surface 1b side, by a thickness of 200 $\mu m\text{-}1/2$ of wafer thickness, by using a wheel 3. Thereby the surface of the outer peripheral part of a wafer 2 for a retaining substrate is not damaged, as compared with the beveling after sticking, and good strength in the dealing of the active wafer can be ensured. The summit part E2 of the inner peripheral side part 1a of the beveling part is ground by using a smooth part of the wheel 3, so that smoothness of the outer edge of the surface 1b can be improved.





(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平10-270298

(43)公開日 平成10年(1998)10月9日

(51) Int.Cl. ⁶		識別記号	FΙ		
H01L	21/02		H01L	21/02	В
	21/304	3 2 1		21/304	3 2 1 M
	27/12			27/12	В

審査請求 未請求 請求項の数3 FD (全 6 頁)

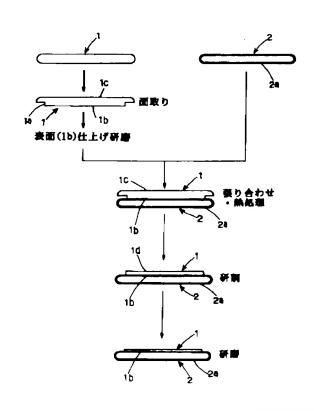
(21)出願番号	特顧平9 -94542	(71)出廣人	000228925
			三菱マテリアルシリコン株式会社
(22)出顧日	平成9年(1997)3月27日		東京都千代田区大手町一丁目5番1号
		(71)出職人	000006264
			三菱マテリアル株式会社
		*	東京都千代田区大手町1丁目5番1号
		(72)発明者	谷口 微
		1	東京都千代田区大手町1丁目5番1号 三
			菱マテリアルシリコン株式会社内
		(72)発明者	森田 悦郎
			東京都千代田区大手町1丁目5番1号 三
			菱マテリアルシリコン株式会社内
		(74)代理人	弁理士 安倍 逸郎

(54) 【発明の名称】 張り合わせ基板の製造方法

(57)【要約】

【課題】 張り合わせ後の活性層用ウェーハの外周部の研削時、支持基板用ウェーハの表面を傷つけない。面取り後の活性層用ウェーハの表面平滑性を向上する。活性層用ウェーハの取り扱いでの良好な機械的強度を確保する。

【解決手段】 張り合わせ前に活性層用ウェーハ1の外間部を表面1b側から厚さ200μm~ウェーハ厚さの1/2だけホイール3により機械的面取りする。その結果、張り合わせ後の面取りに比べて支持基板用ウェーハ2の外間部表面を傷つけず、かつ活性ウェーハの取り扱い良好な強度が確保できる。また、面取り部の内間側部1aの由頂部E2は、ホイール3の滑らかな部分で研削するので、表面1bの外間縁の平滑性を向上できる。





【特許請求の範囲】

【請求項1】 支持基板用ウェーハと活性層用ウェーハ とを張り合わせた張り合わせ基板の製造方法において、 上記活性層用ウェーニン外周部を片面側から厚さ200 μm~ウェート厚さのエブセだけ機械的面取りする工程

上記面取り側つ面を張り合わせ面として、上記活性層用 ウェーバビ上記支持基板用ウェーバとを張り合わせ、そ の後に熱処理する工程と、

上記張り合わせ後の活性層用ウェーへの表面を、上記面 10 取り部分に達するまで研削する工程と、

この研削値を研磨する工程とを備えた張り合わせ基板の 製造方法。

【請求項2】 上記活性層用ウェーハの外周部の機械的 面取り後、さらに面取り時の加工ダメージを除去する仕 上げ面取りを行う請求項1に記載の張り合わせ基板の製 造方法。

【請求項3】 上記活性層用ウェーハと上記支持基板用 ウェーへとを張り合わせる前に、上記活性層用ウェーへ の張り合わせ面を表面仕上げ研磨する請求項1または請 20 末項2に記載の張り合わせ基板の製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】この発明は張り合わせ基板の 製造方法、例えばSi‐´Si基板(直接張り合わせ基) 极), SOI (Silicon on Insulat or) 基板などの張り合わせ基板の製造方法に関する。 [0002]

【従来の技術】SOI基板の製造では、その一つの方法。 として以下の方法が知られている。すなわち、絶縁膜 (SiO) を挟んで支持基板用シリコンウェーへと活 性層用シリコンウェームとを室温で重ね合わせ、その 後、熱処理を行う。さらに、この張り合わせ基板では、 その活性層用ウェーハの外周部を面取りしている。張り 合わせ不良領域を除去するためである。その後、この活 性層用ウェーハの表面を研削し、研磨することにより、 所定の厚さのミリコン活性層を有する張り合わせ基板を 作製している。

【0003】この張り合わせ後の面取りは、具体的に は、活性層用ウェーへの外周部を面取り用ポイールによ こで機械的に研削し、その後、この面取り面をエッチン グレてその加工ダメートを除去するものである。この加 Tダメージの除去方法としては、図3に示すように、張 り合わせ基板を多数枚キャザーしてのディッピングによ るエッチングが知られている。 このギャザーエッチング は、活性層用ウェーバエ00の表面100a同士を重ね 合わせながら、所定枚数の張り合わせ基板101を順次。 積層し、その後、こり積層体100をウェーハ軸線すを 中心に回転しつつ、各ウェーへ周縁部を一括してエルー ング液103に浸すが去てもる。穴お、図3において、「チロ゚」・202カウェーニ外周部の機械的強度の大幅に低下す

104は支持基板用ウェーバ、104aはこの支持基板 用ウェーハ104の表面に形成されたSiO-膜であ

【0004】また、従来技術として、例えば特開半4。 85827号公報に記載の「半導体装置の製造方法」が 知られている。この従来法は、張り合わせ前に、活性層 用ウェーハのウェートへ外周部を面取り、ている。その 夜、この面取り側の面を張り合わせ面として、活性層用 ウェーバと支持基板用ウェーバと必張り合わせる。次い で、活性層用ウェーへの表面を研削、研磨等を施すもの である

【0005】この方法では、張り合わせ前の活性層用ウ ューハに機械的面取りを施している。したがって、面取 りされたウェーム外周部のエッチングを、単体で実施で きることとなる。なお、同公報の実施例に開示された記 載内容によれば、活性層用ウェーハの外間部の具体的な 面取り厚さは、通常、600 μ m前後あるウェー小厚さ のうちの50μm程度であった。

[0006]

【発明が解決しようとする課題】しかしながら、このよ うな従来の方法では、以下の不都合があった。すなわ ち、前述したように活性層用ウェースの外周部の面取り 厚さが50μmくらいでは面取り厚さが小さいので、張 り合わせ後の活性層用ウェームの表面研削時に、砥石で あるホイールにより支持基板用ウェーバの外周部の表面 を傷つけてしまうおそれがあった。

【0007】また、図4に示すように、面取り厚きが5 0μm程度では、ホイール200のエラン部200aに よって活性層用ウェーハ202の外周部を研削すること になる。このエージ部200aは、一般的に、度重なる 研削により荒れている場合が多い。図4は、従来手段に 係る活性層用ウェーン、外周部の面取り工程の説明であ る。このとき、活性層用ウェーン・202は回転するチャ **ック201に固定される。また、このような荒れたエッ** シ部200aでの面取りは、比較的荒れの少ない中間部 200bでの場合よりも、研削されるウェーへ外周部に 面荒れが起き易い。このエージ部での面取りの結果、図 5 (a) および図5 (b) に示すように、この面取り部 分の内周側部202aか荒くなり、活性層用ウェーへ2 - 0.2の表面202bの外周縁に微細な突起かできること があった。この突起を原因として、張り合わせ加熱後 に、ウェーへ間にポイドが発生するという問題点があっ た。なお、図5(a)は従来手段に係る面取り後の活性 層用ウェーへの外周部の拡大断面図である 図5 (b) は同じくそのウェーハ外周部の拡大平面図である。

【0008】そこて、面取り厚さを例えばウェー・厚さ 600μm中の500μmなど、日ぼウェーハ厚さと同 しにすることが考えられる。しかしないら、研削量がウ コール厚さの1 2を超えてしまると、話作層用ウェー

るという問題点があった。しかも、この面取り部分の内 周側部202aに、面取りによる加上ダメージが残存し たままでは、張り合わせ後の熱処理時に、この加工ダメ ごに起因したイニッツが生じるという問題点があっ。

[0009]

【発明の目的】そこで、こり発明は、面取りされた活性 層用ウェーハの表面の外周核における手滑性を向上で き、かつ、そのウェーハ外周部の機械的強度を低干させ ることかなく、さらに、張り合わせ後の活性層用ウェー 10 への表面研削時に、支持基板用ウェーニの外周部の表面。 を傷つけに引い張り合わせ基板の製造方法を提供するこ とを、その目的としている。また、この発明は、張り合 わせ熱処理時に、面取りによる加工ダメージに起因した 活性層用ウェーへのスリーで発生を防止できる張り合わ せ基板の製造方法を提供することを、その目的としてい る。さらに、この発明は、面取りされた活性層用ウェー ハの表面全体における平滑性を向上できて、ウェート間 の張り合わせ強度を増大できる張り合わせ基板の製造方 法を提供することを、その目的としている。

[0010]

【課題を解決するための手段】請求項1に記載の発明。 は、支持基板用ウェーハと活性層用ウェーハとを張り合 わせた張り合わせ基板の製造方法において、上記活性層 用ウェーへの外周部を片面側から厚さ200μm~ウェ 一小厚さの1/2だけ機械的面取りする工程と、上記面 取り側の面を張り合わせ面として、上記活性層用ウェー ハ上上記支持基板用ウェーハとを張り合わせ、その後に 熱処理する工程と、上記張り合わせ後の活性層用ウェー 小の表面を、上記面取り部分に達するまで研削する工程。30。 と、この研削面を研磨する工程とを備えた張り合わせ基 板の製造方法である。

【0011】活性層用ウューハの外周部の好ましい機械 的面取り厚さは、200 μ m ~ ウューマの厚さの1、2 である。200μ m未満では、活性層用ウェーへと支持 基板用ウェーハとの張り合わせ後の活性層用ウェーハの 表面研削時に、支持基板用ウェーへの周縁部の表面側を 傷つけてしまうおそれがある。一方、ウェーハ厚さの1 / 2を超えると、ウェーへ外周部の機械的強度が大幅に 低上するおそれがある。

【0012】活性層用ウェーへの外周部の半径方向の機 械的面取り幅は、0.8~5.0mm、特に1~3mm か好まして、0. 8mm未満では各ウェーハの外周研磨 だれに起因する接合不良が起き易くなり、また5. Om mを超えると活性層としての有効ルップが小さくなる。 また、張り合わせ後の活性層用ウェーバの表面の研削厚 さは、生なくとも面取り部分に達していればよく、限定 されない

【0013】請永項2に記載り発明に、上記活件層用や

一ジを除去する仕上げ面取りを行う請求項1に記載の張 り合わせ基板の製造方法である。仕上げ面取りは、面取 り部分を#600~#800の低階手の砥粒を有するホ イールで粗研削した後に施される。この仕上げ面取りつ 方法としては、例えば#1500~#2000の高番手 の砥粒を有するホイールで細研削したり、これに加えて さらに特殊な研磨布を用いるPCR(Polェミhin g CornorRounding) を施す方法などが 採用できる。

.1

【0014】請求項3に記載の発明は、上記活性層用ウ ェートと上記支持基板用ウェーへとを張り合わせる前。 に、上記活性層用ウェーへの張り合わせ面を表面仕上げ 研磨する請求項1または請求項2に記載の張り合わせ基 板の製造方法である。ここでいう表面仕上げ研磨とは、 表面基準のワックスレス研磨であって、その研磨量が Ο. 1μm未満の研磨をいう。活性層用ウェーへの表面 仕上げ研磨後は、通常、SCI (Standard C leaning 1)洗净、「SC1+HF」洗浄、 「SCI+希塩酸」洗浄、または、「SCI+HCI/ HF」洗浄による活性層用ウェーへの表面の洗浄を行 ٠, ,

【0015】

20

【作用】この発明によれば、支持基板用ウェーハに張り 合わせる前に、予め活性層用ウェーへの外周部の表面側 に、厚さ200μm~ウェーハ厚さの1~2という機械 的面取りを行う。すなわち、従来の張り合わせ後におけ る活性層用ウェースの外周部の面取りでは、研削厚さか 例えば50μm程度と小さかったので、張り合わせ後の 研削で使用される砥石により支持基板用ウェーへの外周 部の表面側部分を傷つけ易かったが、この発明では、 の厚さが200μm~ウェーへ厚きの1。2と比較的厚 いので、そのおそれか減りする。

【0016】しかれ、図2(a)に示すように、砥石で あるホイール3の下部エッシ3 aは、管理が困難で、使 用により荒れ易い。この下部エージ3aにより研削する 箇所が、活性層用ウェーハ1における面取り部の内周側 部1aの谷底部E1たけとなり、一方活性層用ウェース 1の表面16に接する山頂部E2は、ボイール3の比較 的滑らかな中間部3 b で研削されるので荒れが生ない。 よって、面取りされた活性層用ウェーハエの表面の外周 縁には、機械的面取りに起因する微細な突起かできに! く、この活性層用ウェーハーの表面1bおよび外周縁1 aおける平滑性を向上できる。図2 (a) は、活性層用 ウェーバの外周部の面取り工程を示す説明図である。

【0017】次いて、面取り側の面を張り合わせ前にご て、活性層用ウェーハと支持基板用ウェールとを張り合 わせ(室温で重ね合わせ)、その後熱処理する。支持基 板用ウミーへの外周部の表面は、このようご比較的平滑 性が良好であり、こかもこの研削量は、フェー・厚きつ - * 一つ外周部の面取り後、さいに面取り時の加工ダメージ。 1 - 2 を超さていないので、活性層用ウェートの外周部

10



の機械的強度が、ウェーハの取り扱いに支障のない範囲に保たれる。その後、張り合わせ後の活性層用ウェートの表面を面取り部分に達するまで研削し、さらにこの研削面を研磨して張り合わせ基板を製造する。

【0018】特に、請求項2に記載の発明によれば、活性層用ウェーハル外周部を面取りした後、さらに仕上げ面取りを施して、この面取り時の加工ダメードを除去するので、張り合わせ熱処理時に、面取りによる加工ダメーデに起因した活性層用ウェーハのスリップ発生を防止できる。

【0019】また、請求項3に記載の発明によれば、活性層用ウェーハは、支持基板用ウェーハと張り合わされる前に、張り合わせ面の表面仕上げ研磨を行うので、機械的面取りによる影響を除去することができる。すなわち、張り合わせ熱処理後にウェーハ外周部間に発生するボイドの原因となる機械的面取り加工による影響を排除することができる。

[0020]

【発明の実施の形態】以下、この発明の実施例を図面を参照して説明する。なお、ここでは張り合わせ基板として、SOI基板を例に説明する。図1は、この発明の一実施例に係る張り合わせ基板の製造方法のフローシートである。図2(a)は、活性層用ウェーへの外周部の機械的面取り工程を示す説明図である。図2(b)は、仕上げ面取り工程後の活性層用ウェーへの外周部の拡大断面図である。

【0021】実施例によれば、厚き620μmのシリコン製の活性層用ウェーハ1(鏡面研磨ウェーハ)を予め用意する。また、この活性層用ウェーハ1と同一素材および同一口径の支持基板用ウェーハ2(鏡面研磨ウェー 30小)の表面に、絶縁膜である酸化膜(SiO)2aを形成しておく。次に、活性層用ウェーハ1の外周部を表面側から、ウェーハ半径方向内方へ3mm、厚き250μmたけ、ボイール3を用いて機械的面取りする。この際、図2(a)に示すように、この機械的面取りに使用する#800番手の砥粒を有するホイール3の下部エッジ3aは比較的面荒れかひどい。このため、活性層用ウェーハ1の内周側部1aのうち、下部エーン3aで研削される谷底部E1の表面が荒れてしまう。

【0022】一方、活性層用ウェーハ1の表面1 bと接 40 している山頂部E 2は、ホイール3の比較的滑らかな中 間部3 bにより研削されるので荒れは小さい。したかっ て、機械的面取り時に、活性層用ウェーハ1の外周減上 に、面取りホイール3による傷を付けに、なる。この 結果、機械的面取り後、活性層用ウェーハ1の表面1 b の外周線における平滑性が向上する。

【0023】続いて、図2(b)に示すように、この活性層用ウェ・ハ1の外間部の機械的面取り部分を仕上げ 面取りする。この仕上げ面取りは、#1500~#20 00程度の高番手の砥石(面取りホイール)により面取。50 り部の露出面を仕上げて、研削時の加工ダメーごを小さ くする。その後、エッチングやPCR研磨により、加工 ダメージをさらに除去する。このように、仕上げ面取り を施して機械的面取り時の加工ダメージを除去するよう にしたりで、張り合わせ熱処理時に、この面取りダメー 」に起因した活性層用ウェートレのスプラフなどり発生 を防止できる

【0024】それから、張り合わせ前の活性層用ウェーニーの表面1bを仕上げ研磨する。仕上げ研磨は、表面基準のワックスレスマウン下式での0.1μm未満のメカノケミカル研磨で行う。仕上げ研磨後は、通常、SC1洗浄・音塩酸での洗浄、または、SC1洗浄・日C1 「HFによる洗浄により、活性層用ウェーへの表面の洗浄を行う。このように、張り合わせ前の活性層用ウェーへ1の表面1bに仕上げ研磨を施すようにしたので、上記機械的面取りによるこの表面1bへの影響を、ほぼ完全に除去できる。

【0025】次いで、面取り側の表面1bを張り合わせ 面として、活性層用ウェーハ」と支持基板用ウェーハ2 上を室温で張り合わせ、所定の張り合わせ熱処理を行う (例えば1100C、2時間) この結果、支持基板用 ウェーへ2に活性層用ウェーハ1か酸化膜2 a を介して 張り合わされることとなる。なお、活性層用ウェーへ1 の面取り厚さを、ウェー小厚さの1/~2を超えない25 O μ mとしたので、活性層用ウェーへ1の直径は最大径 を維持される。これにより、例えば活性層用ウェート1 と支持基板用ウェーハ2の外周部の一部分を合わせた 後、ウェーン外周部の反対部分へ向かって徐々に接合し ていく張り合わせ方法において、活性層用ウェーハ1の 張り合わせ中心に位置ずれを生しさせることなり、ウェ ·一·1、2を張り合わせできる。しかも、活性層用ウェ ·一/、1の外周部の厚きが370μmと、それほと薄くな らないので、この外周部の機械的強度がウェーへの取り 扱いに支障がない範囲となる。

【0026】その後、活性層用ウェーへ上を表面1c側から面取り部分に達するまで比較的低番手の低粒を有するホイールにより粗研削する。そして、活性層用ウェーへ1の外周部の残厚が目的厚き・5μmとなるまで、比較的高番手の低粒を有するホイールにより細研削するこのように、張り合わせ前のウェーバ外周部の機械的面取りを採用し、かつ活性層用ウェーバ1の面取り厚さを従来の50μmより大きい250μmとしたので、活性層用ウェーバ2の外周部の表面側を傷つけることがない。それから、この表面研削後の表面1dを研磨するこれにより所定厚さ(例えば10μm)の活性層が支持基板用ウェーバ2上に絶縁膜を介して配設された801基板を得ることができる。なお、活性層ウェーバに酸化膜を付しても上記実施例の場合と同じてわる

[0027]

8

【発明の効果】この発明に係る張り合わせ基板の製造方法によれば、活性層用ウェーハと支持基板用ウェーハの張り合わせ前に、活性層用ウェーハの外周部の片面側を、厚さ200μm~ウェート厚さカエ/2だけ機械的面取りするようにしたので、張り合わせ後の活性層用ウェートの表面研削時に、支持基板用ウェートの外周部の表面側を傷つけによい。また、この機械的面取り後において、活性層用ウェーハの表面の外周縁における平滑性を向上できる。しかも、このウェーハ外周部の機械的強度を、ウェーハの取り扱いがし易い範囲に保持できる。

【0028】特に、請求項2に記載の張り合わせ基板の製造方法によれば、活性層用ウェーハの外周部を機械的面取りした後、仕上げ面取りにより機械的面取り時の加工ダメージを除去するようにしたので、張り合わせ後の熱処理時に、面取りによる加工ダメージに起因した活性層用ウェーハのスリップ発生を防止できる。

【0029】また、請求項3に記載の張り合わせ基板の製造方法によれば、ウェーハ張り合わせ前に、活性層用ウェーハの張り合わせ面の表面仕上げ研磨を行うようにしたので、ウェーハ外周部における機械的面取りの影響 20を排除することができる。この結果、張り合わせ熱処理時にウェーハ外周部間にボイドが発生することを抑制で*

* きる

【図面の簡単な説明】

【図1】この発明の一実施例に係る張り合わせ基板の製造方法の概略を示すフローシートである。

【図2】(a)はこの発明の一実施例に係る活性層用ウェーへの外周部の機械的面取り工程を示す説明図である (b)はこの発明の一実施例に係る仕上げ面取り工程後の活性層用ウェームの外周部の拡大断面図である

【図3】従来手段に係るウェーム外周部の面取り加工で 10 の加工ダメージの除去工程の説明図である。

【図4】従来手段に係る活性層用ウェー小外周部の面取り工程の説明図である。

【図5】(a) は従来手段に係る面取り後の活性層用ウェーへの外周部の拡大断面図である。(b) は同じくそのウェーへ外周部の拡大平面図である。

【符号の説明】

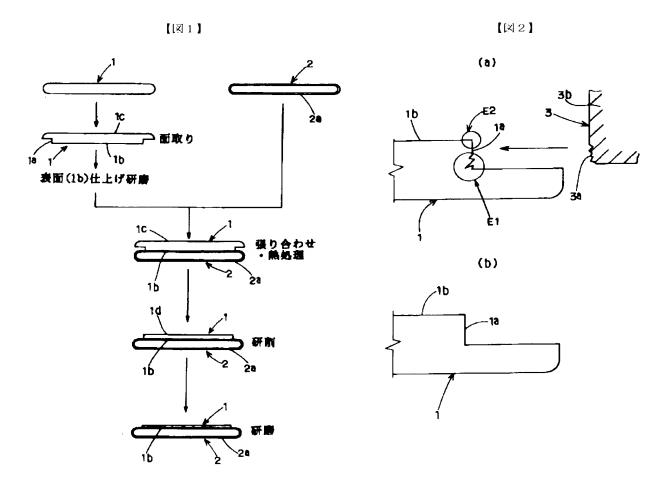
1 活性層用ウェーハ、

1 a 内周側部、

1 b 表面、

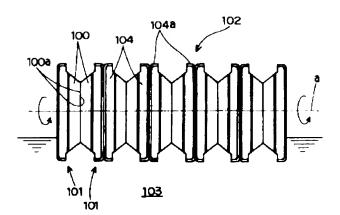
0 2 支持基板用ウェーハ、

3 ホイール

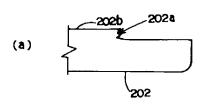


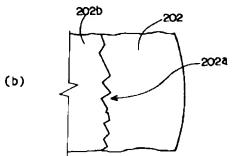


【図3】



【図5】





[|44]

